

Pablo Dutra da Silva

Circuito Integrado CMOS Analógico para Espectroscopia de Impedância Elétrica no Domínio do Tempo Otimizado para Sinais de Sequências Binárias

Banca:

Prof. Dr. Pedro Bertemes Filho

(presidente/orientador)

Prof. Dr. Marcio Cherem Schneider - UFSC

Prof. Dr. Raimundo Nonato Gonçalves Robert - UDESC







